**Информация об обслуживании блоков питания компьютера**

**Предисловие**

Оригинал, переведённой ниже статьи, находится:

1. Чтение ограничено правилами доступа сайта

https://wenku.baidu.com/view/f5cdd6c52cc58bd63186bda0.html?re=view&\_wkts\_=1698006358327

2. Чтение не ограничено, но повреждено форматирование страниц на сайте

https://www.wenkuxiazai.com/doc/0lqrpbsov99gg8o2rjcm.html

При исследовании названий блоков питания, приведённых в статье, следует, что она написана командой технической поддержки компании **Solytech Enterprise Corporation** для персонала обслуживающие изделия данной компании.

**Примечание к переводу**

Перевод с китайского языка произведён с помощью **нескольких онлайн переводчиков**.

Произведена корректура текста и изображений изложенного материала. Теперь они расположены в смысловом порядке для комфортного чтения и полного восприятия.

Перевод условно-дословный – **точность** переведённых фраз и выражений **НЕ ГАРАНТИРУЕТСЯ**!

**ДИСКЛЕЙМЕР**

**АВТОР ПЕРЕВОДА СТАТЬИ**

**НЕ ПРИНИМАЕТ НИ КАКИЕ ПРЕТЕНЗИИ И НЕ НЕСЕТ НИ КАКОЙ ОТВЕТСТВЕННОСТИ ЗА ПРИЧЕНЕННЫЙ УЩЕРБ ПРИ ИСПОЛЬЗОВАНИИ ЧИТАТЕЛЕМ ДАННЫХ ИЗ ЭТОГО ПЕРЕВОДА!**

**ИНФОРМАЦИЯ ПРЕДОСТАВЛЕНА ИСКЛЮЧИТЕЛЬНО В ОЗНАКОМИТЕЛЬНЫХ ЦЕЛЯХ!**

|  |  |  |
| --- | --- | --- |
| **ОГЛАВЛЕНИЕ** | | |
| 1. | Начальные строки перевода | 2 стр. |
| 2. | Описание м/с S/TL494 | 2 стр. |
| 3. | Описание м/с LM339 | 3 стр. |
| 4. | Описание м/с DR0183 | 4 стр. |
| 5. | Описание м/с IC2002 / IC2003 | 5 стр. |
| 6. | Описание м/с IC2005 | 6 стр. |
| 7. | Описание м/с AT2005B | 8 стр. |
| 8. | Описание м/с IC2008Z | 9 стр. |
| 9. | Описание м/с CM6800G | 10 стр. |
| 10. | Описание м/с UC3842 | 12 стр. |
| 11. | Описание м/с PS232S | 13 стр. |
| 12. | Заключительная строка перевода | 14 стр. |

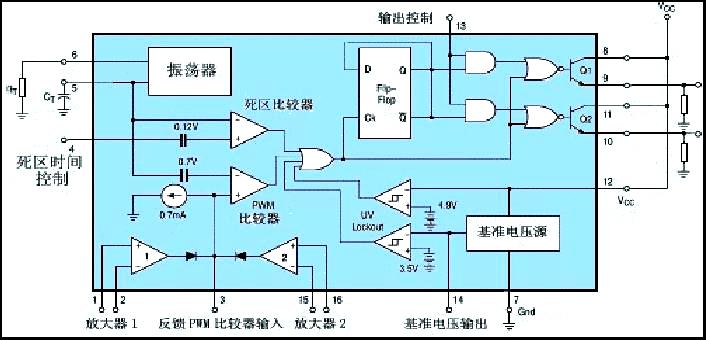
# Учебные материалы для обслуживающего персонала производственного отдела

В целях дальнейшего улучшения навыков технического обслуживания всех коллег, освойте принципы работы различных **ПИТАНИЙ ПК**. Поэтому приводятся спецификации обычно используемых **ИС**, для справки:

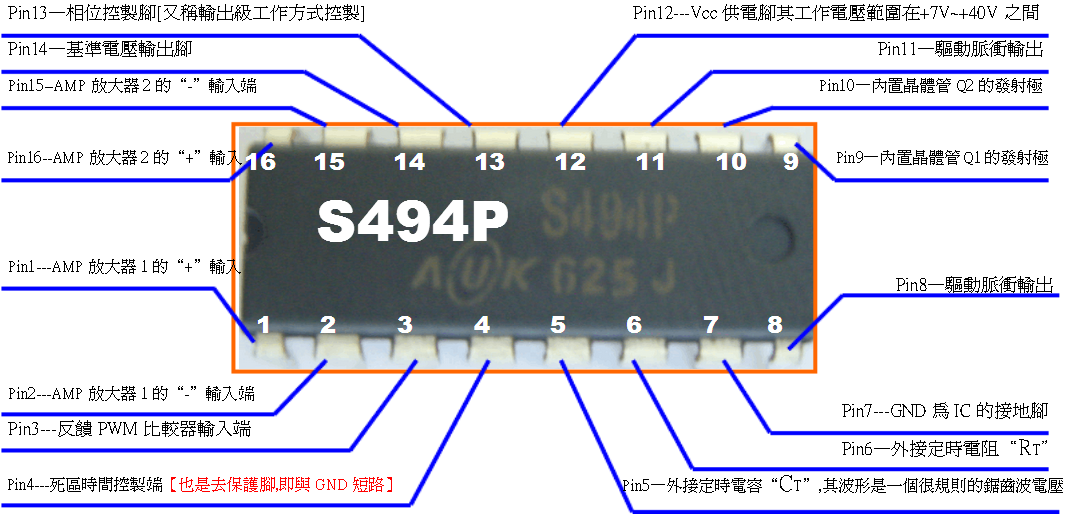
**S/TL494**

Примечание **[RMK]: S/TL494**  - это **ШИМ---ИС**  фиксированной частоты, широко используемая в 【**Forward**】**,**

【**HalfBridge**】**,** 【**Full Bridge**】импульсных источниках питания 【**Switching Power Supply**】**,** которая делится на два типа для наклейки и вставки рукой. Функции её контактов такие же, как у **KA/SDC7500A/B,** и в случае повреждения ею можно заменить**.** Применимо к моделям **SP-180-AT** и предыдущим моделям **AT-150W~200W**, ниже приведена внутренняя блок-схема**.**



Внутренняя блок-схема S/TL494



**Pin1---**вход “+” усилителя AMP 1

**Pin2---**конечный вход “-” усилителя AMP 1

**Pin3---**вход ШИМ компаратора обратной связи

**Pin4---**терминал контроля мёртвого времени [также для защиты ног, то есть короткого замыкания на GND]

**Pin5**внешний времязадающий конденсатор “CT”, и его форма сигнала представляет собой очень правильную пилообразную форму напряжения

**Pin6**внешний времязадающий резистор “RT”

**Pin7---**GND это заземляющая нога ИС

**Pin8**импульсный выход привода

**Pin9**эмиттер встроенного транзистора Q1

**Pin10**эмиттер встроенного транзистора Q2

**Pin11**импульсный выход привода

**Pin12---**диапазон рабочего напряжения ноги источника питания Vcc составляет от +7В~+ 40В

**Pin13**нога управления фазой [также известно как управление рабочим режимом выходного каскада]

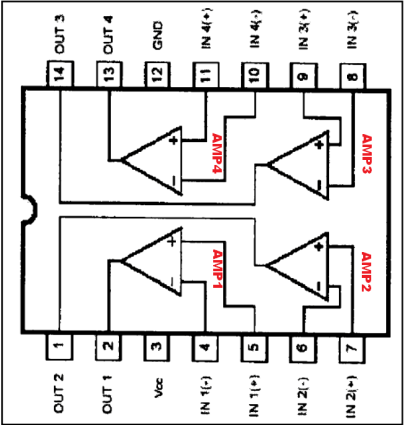
**Pin14**выходная нога опорного напряжения

**Pin15-**конечный вход “-” усилителя AMP 2

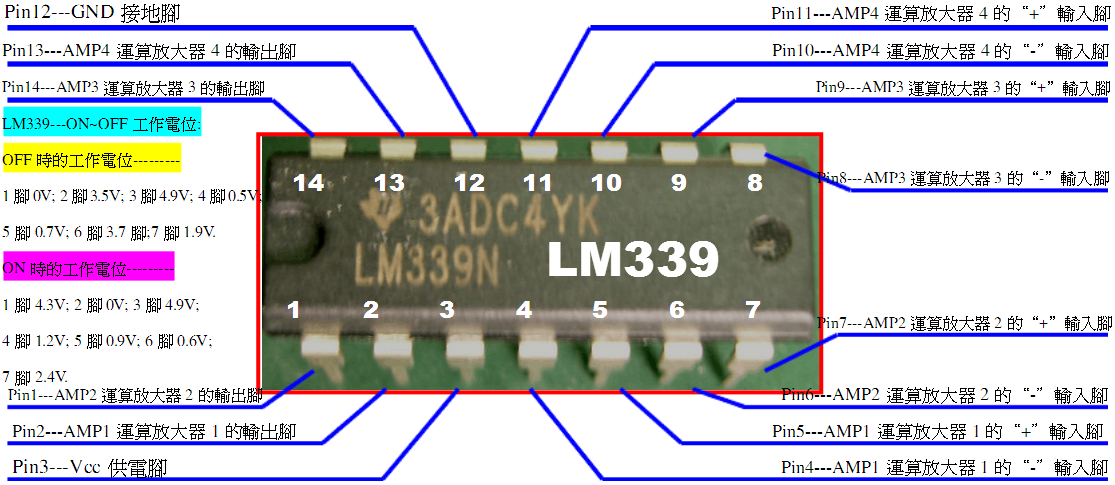
**Pin16--**вход “+” усилителя AMP 2

**LM339**

Примечание **[RMK]:** Операционный усилитель **LM339** используется в наших моделях **AT-150W~200W** или моделях **ATX** других производителей**,** ниже представлена ​​его внутренняя блок-схема**.**



Внутренняя блок-схема LM339



**LM339- -- ВКЛ~ВЫКЛ рабочий потенциал:**

**Рабочий потенциал в выключенном состоянии--- --- ---**

**1** **нога** 0В; **2 нога** 3.5В; **3** **нога** 4.9В; **4** **нога** 0.5В;

**5** **нога** 0.7В; **6** **нога** 3.7В; **7** **нога** 1.9В.

**Рабочий потенциал во включённом состоянии- --- --- --**

**1** **нога** 4.3В; **2** **нога** 0В; **3** **нога** 4.9В;

**4** **нога** 1.2В; **5** **нога** 0.9В; **6** **нога** 0.6В;

**7** **нога** 2.4В.

**Pin1---**выходная нога операционного усилителя 2 AMP2

**Pin2---**выходная нога операционного усилителя 1 AMP1

**Pin3---**Vcc нога питания

**Pin4---**входной контакт “-” операционного усилителя 1 AMP1

**Pin5---**входной контакт “+” операционного усилителя 1 AMP1

**Pin6---**входной контакт “-” операционного усилителя 2 AMP2

**Pin7---**входной контакт “+” операционного усилителя 2 AMP2

**Pin8---**входной контакт “-” операционного усилителя 3 AMP3

**Pin9---**входной контакт “+” операционного усилителя 3 AMP3

**Pin10---**входной контакт “-” операционного усилителя 4 AMP4

**Pin11---**входной контакт “+” операционного усилителя 4 AMP4

**Pin12---**GND заземляющая нога

**Pin13---**выходная нога операционного усилителя 4 AMP4

**Pin14---**выходная нога операционного усилителя 3 AMP3

**DR0183**

Примечание **[RMK]:**  Интегральная схема **ASIC\*0183** представляет собой комбинацию **TL494** и **LM339**

**[ИС** использовалась нашей компанией до **03** года**],** преимущество заключается в том**,** что **+5vsb** может выдавать ток **1.8А** и имеет надёжную функцию защиты**.** Чтобы снять защиту, отсоедините **pin1, pin2, pin3,** закоротите **pin4** и **pin5,** чтобы включить машину. Особенности заключаются в следующем**:**

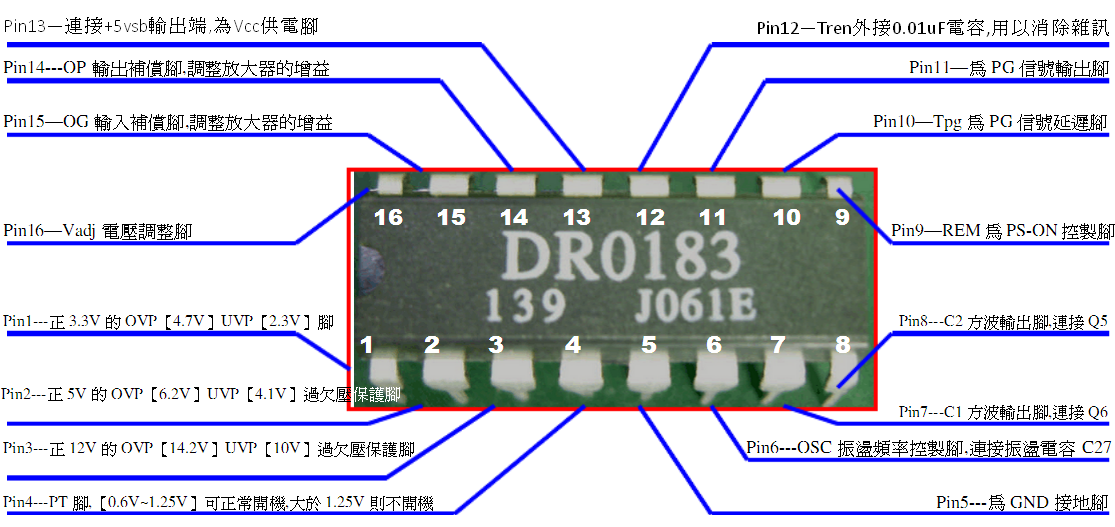
● +3.3В,+5В,+12В------- OVP 【повышенного напряжения】 UVP 【пониженного напряжения】 защита;

● ШИМ схема широтно-импульсной модуляции;

● POWERGOOD;

● Функция контроля PS-ON;

● Также есть функция регулировки напряжения.



**Pin1---**нога положительных 3.3В из OVP【4.7В】 UVP【2.3В】

**Pin2---**положительные 5В из OVP【6.2В】UVP【4.1В】ноги защиты от повышенного и пониженного напряжения

**Pin3---**положительные 12В из OVP【14.2В】UVP【10В】ноги защиты от повышенного и пониженного напряжения

**Pin4---**вывод PT,【0.6В~1.25В】можно включить в обычном режиме, если оно больше 1.25В, он не будет включён

**Pin5---** GND для заземляющей ноги

**Pin6---**нога управления частотой колебаний OSC, подключённая к колебательному конденсатору C27

**Pin7---**нога выходного прямоугольного сигнала C1, подключённого к Q6

**Pin8---**нога выходного прямоугольного сигнала C2, подключённого к Q5

**Pin9**REM для ноги управления PS-ON

**Pin10**Tpg задержка сигнала для ноги PG

**Pin11**выходной сигнал для ноги PG

**Pin12**Tren подключён к внешнему конденсатору 0.01uF, для устранения шума

**Pin13** +5vsb подключён к выходу, который является ногой питания для Vcc

**Pin14---**OP нога компенсационного выхода, для регулировки усиления усилителя

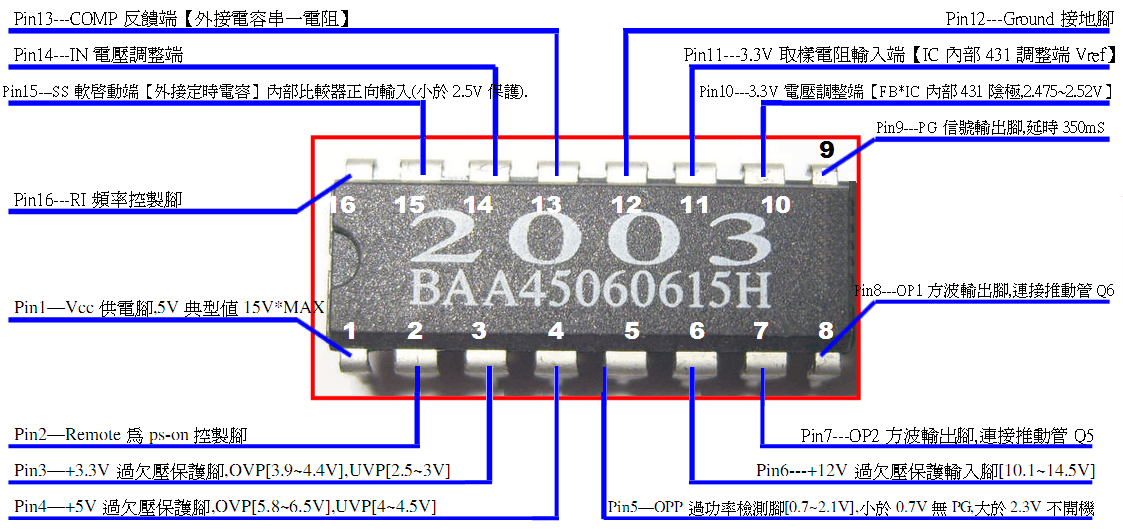
**Pin15**OG нога компенсационного входа, для регулировки усиления усилителя

**Pin16**Vadj нога регулировки напряжения

# IC2002 / IC2003

Примечание **[RMK]:** функция контактов **IC2002** и **IC2003** в основном одинакова**,** но при ремонте старой версии **2002** года**,** если **IC2002** повреждён и заменён на **IC2003,** конденсатор перегрузки **C33**【**2A/333J** майларовый конденсатор】необходимо удалить**,** майларовый конденсатор **С20 2A/103J** заменить на **2A/223J, R65** может быть перенесён на **R41** или **R42, R43. DR-B2002** от защиты**:** с **1** ноги к **15** ноге соединить одно**【1.5KΩ\*5%\*1/8W】**сопротивление**.** Применяется в**【HalfBridge】**схеме**.**





**Pin1**нога питания Vcc, 5В типичное значение 15В\*Макс

**Pin2**Remote для ноги управления ps-on

**Pin3**нога защиты от повышенного и пониженного напряжения +3.3V, OVP [3.9~4.4В], UVP [2.5~3В]

**Pin4**нога защиты от повышенного и пониженного напряжения +5V, OVP [5.8~6.5В], UVP [4~4.5В]

**Pin5**нога обнаружения превышения мощности OPP [0.7~2.1В], если он меньше 0.7В, PG не будет, если больше 2.3В, он не включится

**Pin6---**входная нога защиты от перенапряжения +12V [10.1~14.5В]

**Pin7---**нога выходного прямоугольного сигнала OP2, подключён к нажимной трубке Q5

**Pin8---**нога выходного прямоугольного сигнала OP1, подключён к нажимной трубке Q6

**Pin9---**выходная нога сигнала PG, задержка 350мс

**Pin10---**клемма регулировки напряжения 3.3В【FB\* внутренняя ИС 431 катод, 2.475~2.52В】

**Pin11---**входной терминал резистора отбора проб 3.3В【внутренняя ИС 431 регулировка Vref】

**Pin12---**Ground нога земли

**Pin13---**COMP клемма обратной связи【наружные одно сопротивление и конденсатор последовательны】

**Pin14---**IN клемма настройки напряжения

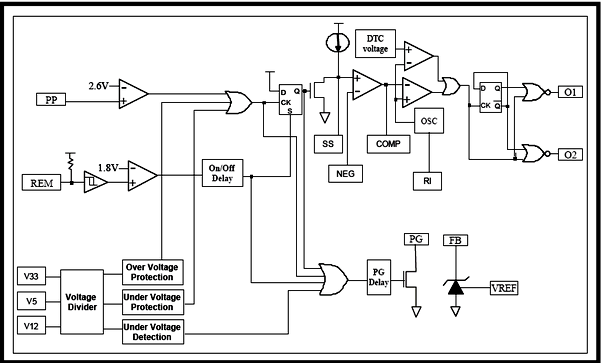
**Pin15---**SS мягкий старт【внешний конденсатор времени】вход внутреннего компаратора (защита менее 2.5В).

**Pin16---**RI нога контроля частоты

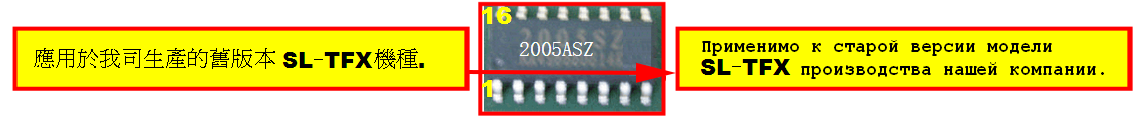
# IC2005

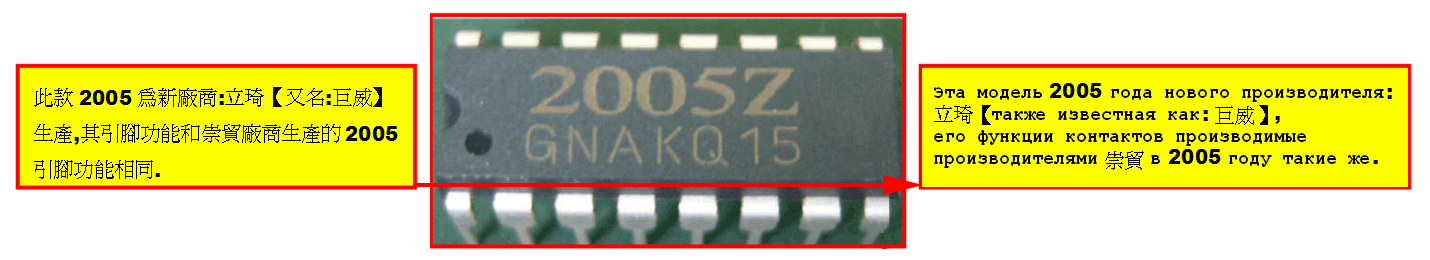
Примечание **[RMK]: IC2005** представляет собой интегральную схему широтно-импульсной модуляции**【ШИМ】,** которую можно использовать на вторичной стороне импульсного источника питания【импульсный источник питания】для обеспечения полной защиты по напряжению и приложений драйверов**.** Он содержит все виды функций управления защитой**,** которые могут повлечь перенапряжения, может обеспечивать функции защиты напряжения**,【UVAC】**функция обнаружения напряжения**,** нормальный выходной сигнал напряжения **【PG】,** контроль пускового переключателя**【REM】**... и т.д**.** **ATX2005** может уменьшить использование внешних деталей при разработке обменных поставщиков питания и достичь необходимой функции управления защиты**.** Функция защиты от пониженного напряжения**【UVP】**и функция защиты от перенапряжения**【OVP】**можно контролировать **3.3В, 5В, 12В** входного терминального состояния напряжения клеммы**.** Кроме того**,** входной терминал **OPP** может обеспечить функции защиты от перегрузки по мощности и функции защиты от отрицательного напряжения **NVP.** Внутренняя конструкция набора устройства диверсионного настройки

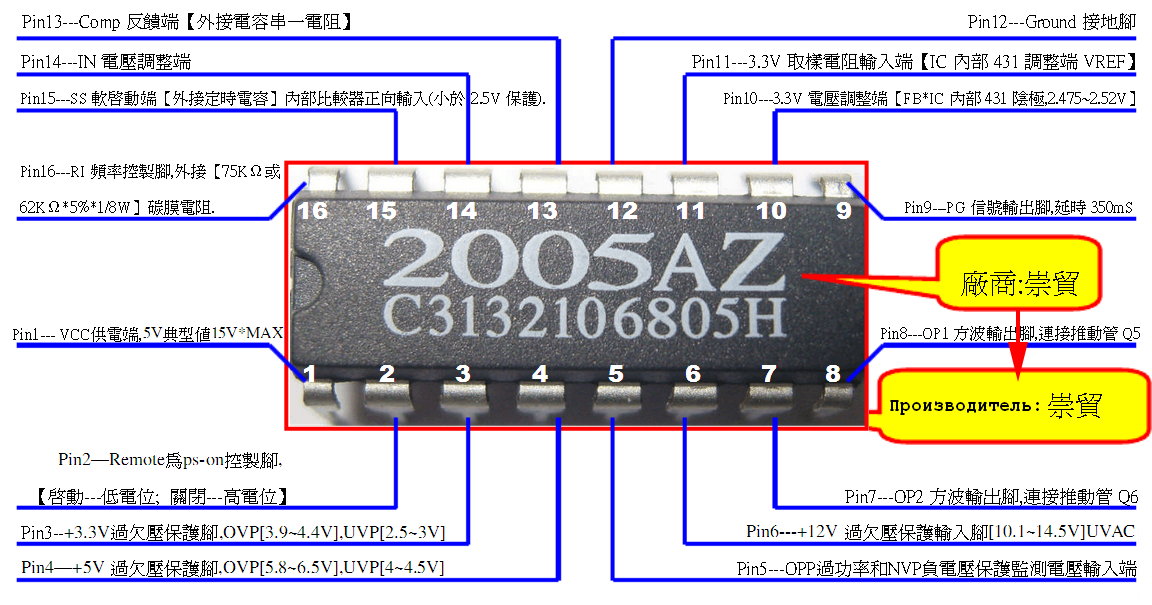
**【шпунтовой регулятор 431】**может обеспечить стабильное выходное напряжение**.** Внутренняя конструкция набора вычислительных усилителей после того как для схемы компенсации используется напряжение возврата подключения**,** цепь управления регулировкой ширины импульса **(ШИМ)** контролирует регулировку выходного напряжения**.** И встроенная в обеспечении функция противодействия антишум**,** избегает движения подпрыгивания из-за шума**.** Он разделён на две категории для наклейки и вставки рукой**, 2005AZ** является с лучшей антистатической способностью **ИС,** импортируемой на основе **2005Z,** применяется в наших моделях серии **X и Y** класса **2005, 2006.** Ниже приведена внутренняя диаграмма коробки**:**



Внутренняя блок-схема IC2005







**Pin1---** нога питания Vcc, 5В типичное значение 15В\*Макс

**Pin2**Remote это удалённое управление для ноги ps-on,【cтарт---низкий потенциал, закрытие---высокий потенциал】

**Pin3--**нога защиты от повышенного и пониженного напряжения +3.3V, OVP [3.9~4.4В], UVP [2.5~3В]

**Pin4**нога защиты от повышенного и пониженного напряжения +5V, OVP [5.8~6.5В], UVP [4~4.5В]

**Pin5---**входной терминал мониторинга защиты от избыточной мощности OPP и отрицательного напряжения NVP

**Pin6---**входная нога защиты от перенапряжения +12V [10.1~14.5В] UVAC

**Pin7 ---**нога выходного прямоугольного сигнала OP2, подключён к нажимной трубке Q6

**Pin8---**нога выходного прямоугольного сигнала OP1, подключён к нажимной трубке Q5

**Pin9---**выходная нога сигнала PG, задержка 350мс

**Pin10---**клемма регулировки напряжения 3.3В【FB\* внутренняя ИС 431 катод, 2.475~2.52В】

**Pin11---** входной терминал резистора отбора проб 3.3В【внутренняя ИС 431 регулировка VREF】

**Pin12---**Ground нога земли

**Pin13---**Comp клемма обратной связи【наружные одно сопротивление и конденсатор последовательны】

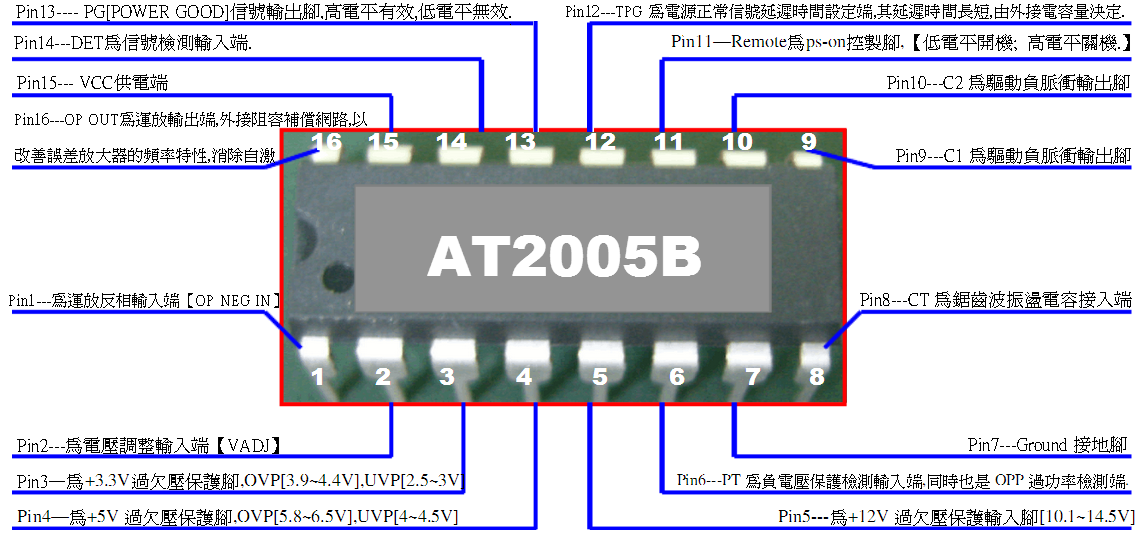
**Pin14---**IN клемма настройки напряжения

**Pin15---**SS мягкий старт【внешний конденсатор времени】вход внутреннего компаратора (защита менее 2.5В).

**Pin16---**RI нога контроля частоты, внешний【75кОм или 62кОм\*5%\*1/8W 】резистор углеродной мембраны.

# AT2005B

Примечание **[RMK]: AT2005B** это новая микросхема**,** разработанная на основе микросхемы широтно-импульсной модуляции **TL494** и компаратора напряжения **LM339,** она имеет функции двух вышеуказанных микросхем**,** количество внутренних компараторов напряжения составляет **8,** что больше**,** чем у **LM339,** вдвое**,** и некоторые специальные вспомогательные схемы управления разработаны внутри**,** поэтому блок питания **ATX,** разработанный на его основе**,** имеет меньше периферийных частей**,** а различные схемы защиты являются более полными**.** В настоящее время некоторые распространённые производители блоков питания**,** такие как **Foxconn** **【Foxconn】,** **LITE-ON【Liteon】,** **Jinhetian【GoldenField】,** **Great Wall 【GreatWall】,** **Huntkey 【Huntkey】,** **Colorful 【Delux】** и т. д.**,** выпустили новые модели**,** использующие чипы **AT2005B,** блоков питания **ATX.**



**Pin1 ---**инвертирующий входной разъем для операционного усилителя [OP NEG IN]

**Pin2---**входная клемма для регулировки напряжения【VADJ】

**Pin3**защита от повышенного и пониженного напряжения для ноги +3.3V, OVP [3.9В~4.4В], UVP [2.5В~3В]

**Pin4**защита от повышенного и пониженного напряжения для ноги +5V, OVP [5.8В~6.5В], UVP [4В~4.5В]

**Pin5---** защита от повышенного и пониженного напряжения для ноги +12V [10.1~14.5В]

**Pin6---**PT для входной ноги обнаружения защиты от отрицательного напряжения, а также OPP клемма обнаружения превышения мощности

**Pin7---**Ground заземляющая нога

**Pin8---**CT для ноги доступа к конденсатору пилообразных колебаний

**Pin9---**C1 для выходной ноги отрицательного импульса

**Pin10---**C2 для выходной ноги отрицательного импульса

**Pin11 **Remote для ноги управления ps-on, 【низкий уровень для включения; высокий уровень для

выключения.】

**Pin12---**TPG для ноги установки времени задержки нормального сигнала источника питания,

продолжительность времени задержки определяется внешней ёмкостью.

**Pin13----** выходная нога сигнала PG [POWER GOOD], высокий уровень действителен, низкий уровень недействителен.

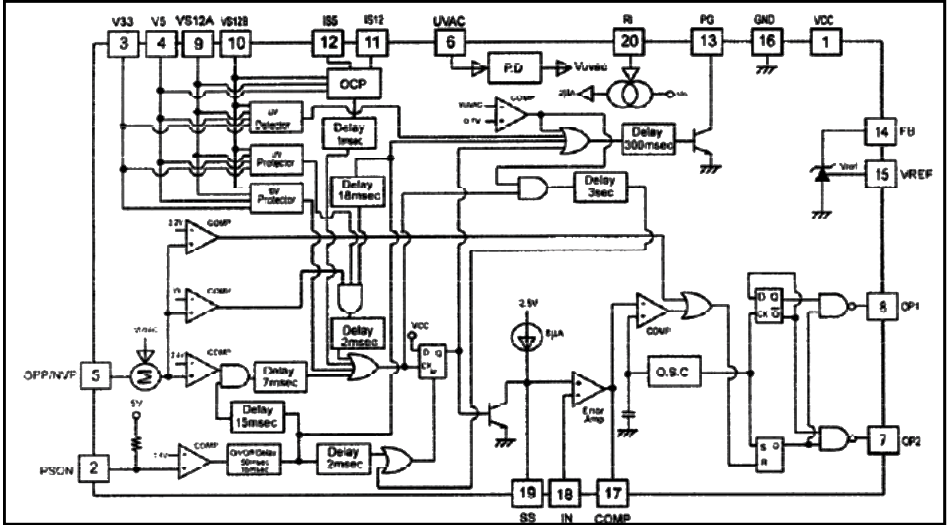
**Pin14---**DET для входного терминала обнаружения сигнала.

**Pin15---** разъем питания VCC

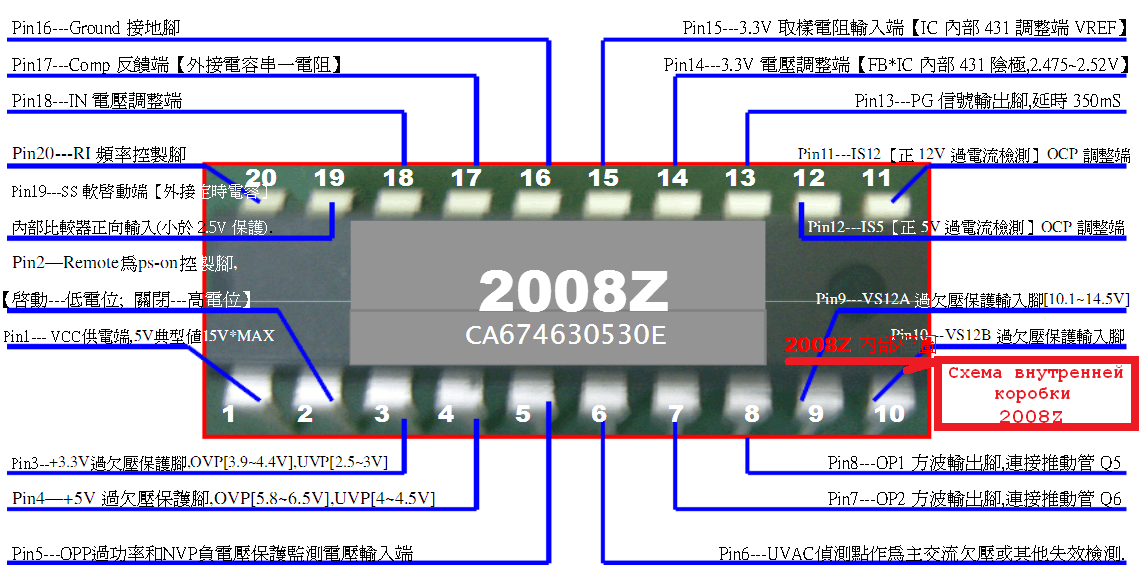
**Pin16---**OP OUT для выходного терминала операционного усилителя, который подключается к внешней сети компенсации сопротивления и ёмкости для улучшения частотных характеристик усилителя ошибки и устранения самовозбуждения

**IC2008Z**

Примечание **[RMK]: IC2008Z** используется в наших моделях **OCP** серии **X** класса **2005, 2006** годов**,** производитель это компания **崇貿.** Внутренняя блок-схема выглядит следующим образом**:**



Внутренняя блок-схема IC2008Z



**Pin1---**разъем питания VCC, 5В типичное значение 15В\*МАКС

**Pin2**Remote для ноги управления ps-on,【cтарт---низкий потенциал; закрытие---высокий потенциал】

**Pin3--**нога защиты от повышенного и пониженного напряжения +3.3V, OVP [3.9~4.4В], UVP [2.5~3В]

**Pin4**нога защиты от повышенного и пониженного напряжения +5V, OVP [5.8~6.5В], UVP [4~4.5В]

**Pin5---**OPP входной терминал контроля напряжения и защита от отрицательного напряжения NVP

**Pin6---**UVAC точка обнаружения служит для обнаружения пониженного напряжения основного переменного тока или других неисправностей.

**Pin7---**OP2 нога выходного прямоугольного сигнала, подключённый к нажимной трубке Q6

**Pin8---**OP1 нога выходного прямоугольного сигнала, подключённый к нажимной трубке Q5

**Pin9---**входная нога защиты от повышенного и пониженного напряжения VS12A [10.1~14.5В]

**Pin10---**входная нога защиты от повышенного и пониженного напряжения VS12B

**Pin11---**IS12【обнаружение перегрузки по току 12В】клемма настройки OCP

**Pin12---**IS5【обнаружение перегрузки по току 5В】клемма настройки OCP

**Pin13---**PG выходная нога сигнала, задержка 350 мс

**Pin14---**клемма регулировки напряжения 3.3В【FB\* внутренняя ИС 431 катод, 2.475~2.52В】

**Pin15---**входной терминал резистора отбора проб 3.3В【внутренняя ИС 431 регулировка VREF】

**Pin16---**Ground нога земли

**Pin17---**Comp клемма обратной связи【наружные одно сопротивление и конденсатор последовательны】

**Pin18---**IN клемма настройки напряжения

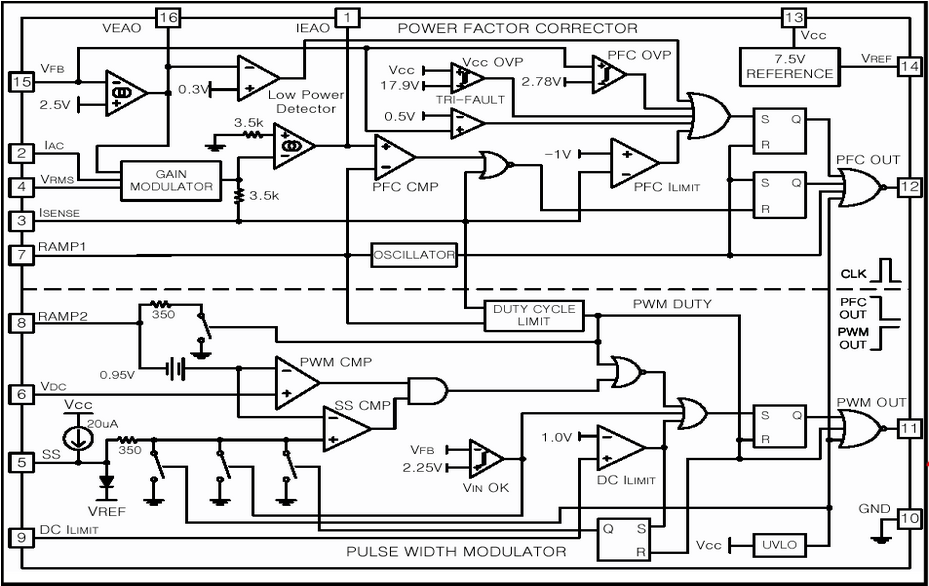
**Pin19---**SS мягкий старт【внешний конденсатор времени】вход внутреннего компаратора (защита менее 2.5В).

**Pin20---**RI нога контроля частоты

# CM6800G

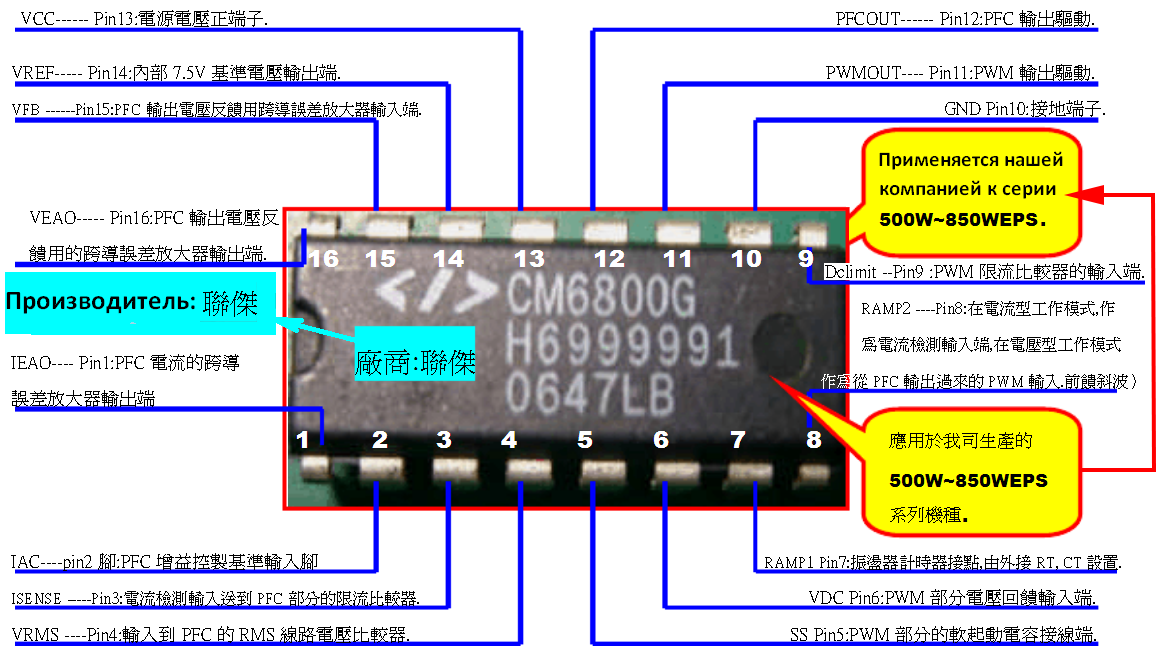
CM6800PFC/SWM введение в управление синтезом и применения ИС.

Примечание **[RMK]: CM6800G** разделён на две категории наклейка и вставку рукой**,** применяется в наших моделях серии **EPS.** Ниже приведена внутренняя диаграмма коробки**:**



Внутренняя блок-схема CM6800G





**IEAO---- Pin1**:выход усилителя ошибки крутизны тока PFC

**IAC----pin2** **нога**:нога опорного входа регулировки усиления PFC

**ISENSE ----Pin3**:входной сигнал датчика тока подаётся на компаратор ограничения тока в секции PFC.

**VRMS ----Pin4**:вход компаратора линейного напряжения RMS для PFC.

**SS Pin5**:клемма конденсатора плавного пуска части ШИМ.

**VDC Pin6**:входная клемма обратной связи по напряжению части ШИМ.

**RAMP1 Pin7**:клемма таймера генератора, устанавливаемый внешними RT и CT.

**RAMP2 ----Pin8**:в текущем режиме работы, как входной терминал обнаружения тока, в режиме работы по напряжению. В качестве входа ШИМ от выхода PFC. (линейное регулирование прямой связи)

**Dclimit --Pin9**:входной терминал компаратора ограничения тока ШИМ.

**GND Pin10**:клемма заземления.

**PWMOUT---- Pin11**:драйвер выхода ШИМ.

**PFCOUT------ Pin12**:драйвер выхода PFC.

**VCC------ Pin13**:положительная клемма напряжения питания.

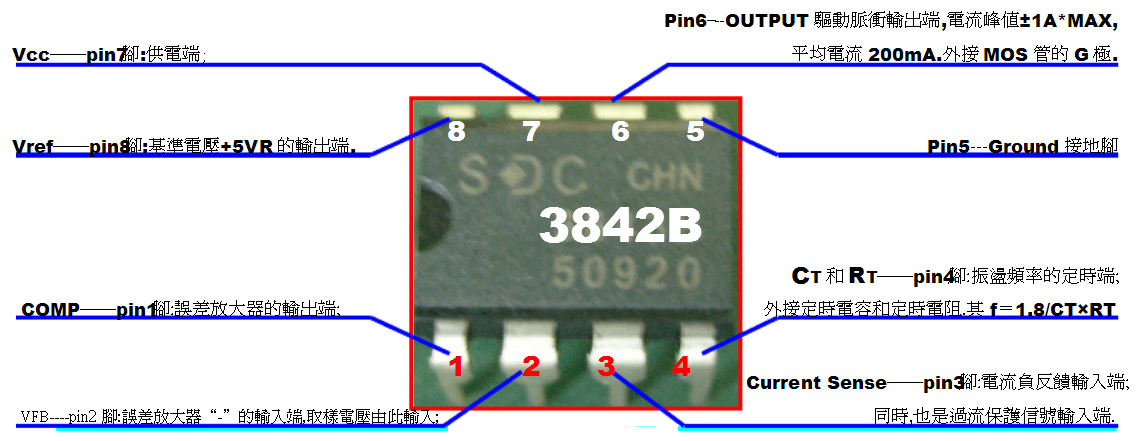
**VREF----- Pin14**:выход внутреннего опорного напряжения 7.5В.

**VFB ------Pin15**:входная клемма усилителя ошибки крутизны обратной связи по выходному напряжению PFC.

**VEAO----- Pin16**:выходная клемма усилителя ошибки крутизны обратной связи по выходному напряжению PFC.

# UC3842

Примечание **[RMK]:** Метод защиты **UC/SDC3842,** замыкание выводов **1**, **7** или **8** на землю**,** перевод выводов **2** или **3** в высокопотенциальное состояние также позволяет достичь цели защиты**.** Рабочее напряжение **UC3842** составляет **+10В~+36В,** нормальный рабочий ток около **30мА,** пусковой ток около **1мА,** пусковое напряжение **UC3842** составляет **16В,** пониженное напряжение**【UVP】**составляет **10В,** выходная частота соответствует колебательной частоте **f=1,8/CTxRT**; Стартовое напряжение **UC3843** составляет **8,5В,** пониженное напряжение **【UVP】**составляет **7,6В,** выходная частота соответствует частоте колебаний **f=1,8/CTxRT**; Напряжение запуска **UC3844** составляет **16В,** пониженное напряжение**【UVP】**составляет **10В,** выходная частота **1/2** частоты колебаний; **UC3845** имеет начальное напряжение **8,5В,** пониженное напряжение 【**UVP**】составляет **7,6В** и выходную частоту**,** равную **1/2** частоты колебаний. В то же время**,** **UC3842** делится на два типа чип и ручной монтаж**,** он используется в наших ранних моделях **FLEX** и моделях серий **AD60, AD72.**



**COMP****Pin1 нога**: выходной вывод усилителя ошибки;

VFB----Pin2 нога: входной вывод "-" усилителя ошибки, входная клемма напряжения выборки;

**Current SensePin3 нога**: входной вывод отрицательной обратной связи; в то же время, он также является входной клеммой сигнала защиты по току.

**Ct**和**Rt****Pin4 нога**: конечное время частоты колебаний; Подключите внешний конденсатор времени и сопротивление времени. Его **f＝1.8/CTxRT**

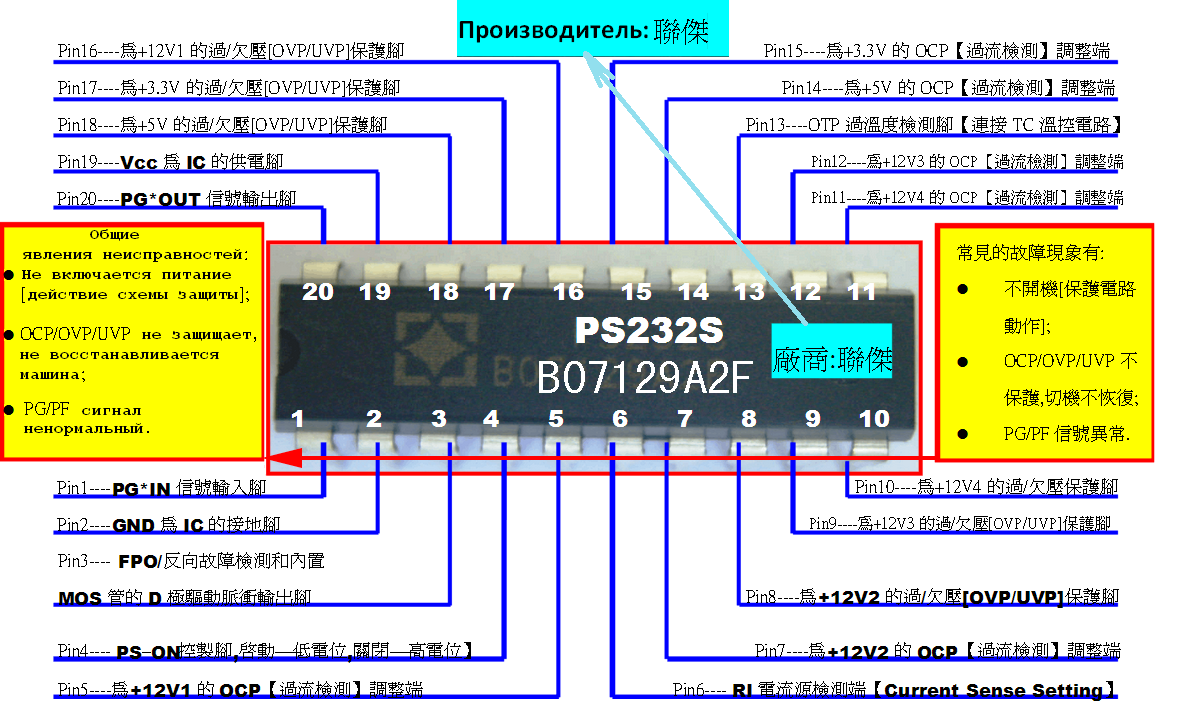
**Pin5---Ground** нога земли

**Pin6---OUTPUT** выходной терминал приводов**,** пики тока **±1A\*MAX,** средний ток **200мА.** **G** полюс внешнего **МОП.**

**VccPin7 нога:** источник питания;

**VrefPin8 нога:** выводной конец эталонного напряжения **+5VR.**

# PS232S



Pin1----Входная нога сигнала **PG\*IN**

Pin2----**GND** нога заземления для **ИС**

Pin3----**FPO/** противоположное обнаружение неисправностей и выходная нога управляющего импульса **D** полюса встроенного **МОП**

Pin4----Контроль ноги **PS-ON,**【старт—низкий потенциал**,** закрытие—потенциал】

Pin5----Клемма регулировки **OCP**【обнаружение перегрузки по току】для **+12V1**

Pin6----Сторона обнаружения источника тока **RI**【**настройка токовой чувствительности**】

Pin7----Клемма регулировки **OCP**【обнаружение перегрузки по току】для **+12V2**

Pin8----Нога защиты от превышения/понижения напряжения **[OVP/UVP]** для **+12V2**

Pin9----Нога защиты от превышения/понижения напряжения [OVP/UVP] для +12V3

Pin10----Нога защиты от превышения/понижения напряжения для +12V4

Pin11----Клемма регулировки OCP【обнаружение перегрузки по току】для +12V4

Pin12----Клемма регулировки OCP【обнаружение перегрузки по току】для +12V3

Pin13----OTP нога обнаружения перегрева【подключена к схеме контроля температуры TC】

Pin14----Клемма регулировки OCP【обнаружение перегрузки по току】для +5V

Pin15----Клемма регулировки OCP【обнаружение перегрузки по току】для +3.3V

Pin16----Нога защиты от превышения/понижения напряжения [OVP/UVP] для +12V1

Pin17----Нога защиты от превышения/понижения напряжения [OVP/UVP] для +3.3V

Pin18----Нога защиты от превышения/понижения напряжения [OVP/UVP] для +5V

Pin19----**Vcc** нога питания для **ИС**

Pin20----Выходная нога сигнала **PG\*OUT**

Эта микросхема используется в схеме вторичной защиты моделей **SL-850W** и **1000W**'**1200WEPS**  **【**архитектура схемы **Forward,** бессвинцовый процесс **RoHS】.** Функции выводов **PS223** аналогичны**,** но они меньше**,** чем у **PS232S** два вывода **12В** 【**V3** и **V4**】**OCP** для обнаружения перегрузки по току и **OVP/UVP** для защиты от превышения/понижения напряжения**. PS223** составляет **16 контактов,** **【**для моделей **AL-500W** и **600WEPS** с вторичной схемой защиты**】,** а **PS232S** составляет **20 контактов.**

Ссылка на знание:**【**бессвинцовые процессы **RoHS** требуют следующих уровней содержания вредных веществ **(**тяжёлых металлов**)】**

● Свинец **[Pb<1000PPM]** ● Ртуть **[Hg<1000PPM]** ● Кадмий **[Cd<100PPM]**

● Шестивалентный хром **[Cr6+<1000PPM]** ● Полибромированные бифенилы **[PBB<1000PPM]**

● Полибромированные дифениловые эфиры **[PBDE<1000PPM]**

# Производство: Команда технической поддержки